



ISO 9001 : 2008

RENCANA PEMBELAJARAN

Nomor Dok	:	FRM/KUL/01/02
Nomor Revisi	:	02
Tgl. Berlaku	:	1 Oktober 2012
Klausur ISO	:	7.5.1 & 7.5.5

Disusun Oleh	Diperiksa Oleh	Disetujui Oleh	Tanggal Berlaku
			13 Februari 2017
Rahmat Novrianda D, ST., M.Kom	Irwansyah, M.M., M.Kom	Dr. Ir. H. Achmad Syarifudin, M.Sc	

Mata Kuliah : Elektronika Dasar Semester : 2 Kode : 146AI1201 Sks : 4 sks
Program Studi : Teknik Komputer Dosen : Rahmat Novrianda D, ST., M.Kom
Capaian Pembelajaran : Agar mahasiswa mampu memahami dasar elektronika dan mahasiswa dapat mengetahui fungsi, karakteristik serta gambaran umum dari masing-masing pokok bahasan yang ada.

(1) Minggu ke	(2) Kemampuan akhir yang diharapkan	(3) Bahan Kajian (Materi Ajar)	(4) Bentuk Pembelajaran	(5) Kriteria Penilaian (Indikator)	(6) Bobot Nilai
1	Mahasiswa mengetahui gambaran umum tentang komponen semikonduktor	<ul style="list-style-type: none">➤ Ikatan Elektron Valensi.➤ Jalur Energi Mobilitas.➤ Arus Difusi dan Arus Drift.	<ul style="list-style-type: none">➤ Ceramah➤ Diskusi	<ul style="list-style-type: none">➤ Memahami➤ Merespon	

RENCANA PEMBELAJARAN

Nomor Dok	:	FRM/KUL/01/02
Nomor Revisi	:	02
Tgl. Berlaku	:	1Oktober 2012
Klausa ISO	:	7.5.1 & 7.5.5

		<ul style="list-style-type: none"> ➤ Semikonduktor Intrinsik, Ektrinsik. ➤ Hubungan Logam dan Semikonduktor. ➤ Aplikasi 			
2	Mahasiswa dapat mengetahui dan memahami konsep dasar Dioda, pembentukan dioda hingga karakteristik dioda	<ul style="list-style-type: none"> ➤ mahasiswa dapat mengetahui dan memahami konsep dasar Dioda, pembentukan dioda hingga karakteristik dioda 	<ul style="list-style-type: none"> ➤ Ceramah ➤ Diskusi 	<ul style="list-style-type: none"> ➤ Memahami ➤ Implementasi 	
3	Memahami fungsi layer dan protokol	<ul style="list-style-type: none"> ➤ Definisi. ➤ Simbol dan konstruksi. ➤ Karakteristik Input, transfer dan Output. ➤ Nilai maksimum. 	<ul style="list-style-type: none"> ➤ Ceramah ➤ Diskusi 	<ul style="list-style-type: none"> ➤ Memahami ➤ Merespon 	

RENCANA PEMBELAJARAN

Nomor Dok	:	FRM/KUL/01/02
Nomor Revisi	:	02
Tgl. Berlaku	:	1 Oktober 2012
Klausa ISO	:	7.5.1 & 7.5.5

		<ul style="list-style-type: none"> ➤ Kondisi kerja yang baik. ➤ Cooling 			
4	Agar mahasiswa dapat mengetahui dan memahami tentang prinsip dasar dari field Effect transistor	<ul style="list-style-type: none"> ➤ Jenis FET. ➤ Simbol Konstruksi. ➤ Beda FET dan BJT. ➤ Junction gate FET. ➤ Insulated gate FET. ➤ MOSFET penipisan ➤ Tabel 	<ul style="list-style-type: none"> ➤ Ceramah ➤ diskusi 	<ul style="list-style-type: none"> ➤ Memahami ➤ Implementasi 	
5	MID				30%
6	mahasiswa dapat mengetahui prinsip dasar, fungsi serta pengertian dari silicon controlled rectifier	<ul style="list-style-type: none"> ➤ Prinsip kerja SCR. ➤ Karakteristik, Spesifikasi, pengendali SCR. 	<ul style="list-style-type: none"> ➤ Ceramah ➤ Diskusi 	<ul style="list-style-type: none"> ➤ Memahami ➤ Implementasi 	

RENCANA PEMBELAJARAN

Nomor Dok	:	FRM/KUL/01/02
Nomor Revisi	:	02
Tgl. Berlaku	:	1Oktober 2012
Klausua ISO	:	7.5.1 & 7.5.5

		<ul style="list-style-type: none"> ➤ Diac. ➤ Triac. ➤ Komponen 4 lapis. ➤ SUS, SBS, SCS 			
7	Mahasiswa dapat mengetahui prinsip dasar, tentang tabung hampa hingga pengaplikasiannya	<ul style="list-style-type: none"> ➤ Emulsi electron. ➤ Jenis Tabung electron. ➤ Cara kerja tabung dasar. ➤ Tabung Sinar katoda. ➤ Konstruksi 	<ul style="list-style-type: none"> ➤ Ceramah ➤ Diskusi 	<ul style="list-style-type: none"> ➤ Memahami ➤ Implementasi 	
8	<i>UAS</i>				40%